



Fundusze Europejskie  
Inteligentny Rozwój

Unia Europejska  
Europejski Fundusz  
Rozwoju Regionalnego



Załącznik do Zarządzenia Nr 629/2017 Rektora Politechniki Białostockiej

Postępowanie nr: DO-140.362/008/17\_AVAL

Białystok, dn. 07.11.2017r.

## Zapytanie ofertowe

*Postępowanie nie podlega ustawie z dnia 29 stycznia 2004 r. Prawo zamówień publicznych  
– podstawa prawna: art. art. 4 pkt.8 ustawy.*

Przedmiot zapytania (nazwa): **Dostawa komputera pokładowego BSP - jednokładowy komputer Kontron.pITX-E38 - szt. 3**

### 1. Zamawiający:

**Politechnika Białostocka**

15-351 Białystok, ul. Wiejska 45 A

REGON 000001672 NIP 542-020-87-21

**Zakup aparatury w ramach projektu:**

“Badania aplikacyjne w obszarze technologii nawigacji, sterowania, komunikacji i wymiany danych pomiędzy autonomicznym statkiem pływającym i statkiem powietrznym” na podstawie umowy o dofinansowanie nr POIR.04.01.04-00-0025/16-00 z dnia 12.06.2017 r. Projekt współfinansowany w ramach Działania 4.1 Programu Operacyjnego Inteligentny Rozwój 2014-2020 współfinansowanego ze środków Europejskiego Funduszu Rozwoju Regionalnego, Poddziałanie 4.1.4 „Badania aplikacyjne”

### 2. Opis przedmiotu oraz zakres zamówienia:

Przedmiotem zamówienia jest trzy komputery jednokładowe Kontron pITX-E3845, z zainstalowaną pamięcią 4GB oraz zestawem kabli i sterowników zgodny z poniższą specyfikacją (kody produktów: 810600-4500 , 1060-2524, : 1056-2142)

- procesor Intel® Atom™ E38xx SoC (1, 2 lub 4 rdzenie), TDP: 5-10W, 1,91GHz,
- pamięć operacyjna SO-DIMM Socket DDR3L-1333 Memory (do 8GB)
- układ graficzny Intel® Gen7 Graphics, OpenGL 3.0, OpenCL 1.2, DX11, H.264, MPEG2, MCV, VC-1, VP8
- dwa niezależne złącza wyświetlacza: LVDS 24Bit dual channel i Display Port 1.1a
- obsługa sieci: 10/100/1000MBit RJ45 Ethernet LAN,
- obsługa interfejsu: SATA x1, mSATA x1 współdzielony z mPCIe
- złącza urządzeń peryferyjnych USB 2.0 & USB 3.0 ports, Serial ports 16550 UART, GPIOs
- obsługa kart pamięci: slot kart micro SD do 64 GB (SDXC), bootowanie z karty SD,
- pojedyncze złącze zasilania DC (5V)
- 2 port szeregowy UART (3.3V),
- chłodzenie procesora aktywne,
- zainstalowana bateria,
- złącza audio: wejście Line in, wyjście line out oraz mikrofon mic,
- praca w zakresie temperatury -25°C to +75°C (E1)
- wymiary maksymalne 100 x 72 mm (Pico-ITX)
- zainstalowany dedykowany moduł pamięci 4GB DDR3L (1JRMD34G),
- karta pamięci 32GB SDHC,
- pamięć 8 GB SODIMM DDR3 LV (1060-2524)
- zestaw kabli i sterowników (1056-2142),
- obsługa systemów win7, win8, WES7, WES8, Linux, VxWorks.

**Termin realizacji zamówienia – 28 dni**

**Termin i warunki płatności – 14 dni po dostawie**

**Okres gwarancji – min. 12 miesięcy**

**3. Opis warunków udziału w postępowaniu: w postępowaniu mogą uczestniczyć wyłącznie podmioty gospodarcze**

**4. Rodzaje i opis kryteriów, którymi Zamawiający będzie się kierował przy wyborze oferty:**

cena - waga 100 %

**5. Miejsce, sposób, termin i godzina składania ofert:**

Oferty należy przesłać w terminie do dnia: 2017-11-20 do godz. 12.00 w zamkniętej kopercie (zapieczętowanej w sposób gwarantujący zachowanie w poufności jej treści oraz zabezpieczającej jej nienaruszalność na adres: Politechnika Białostocka 15-351 Białystok, ul. Wiejska 45 A pok. 08 – Dział Aparatury Badawczej i Dydaktycznej z dopiskiem: „Oferta dotyczy zapytania: DO-140.362/008/17\_AVAL ”

6. **Oferta musi zawierać następujące dokumenty:**

- Oferta cenowa - zał. nr 1
- 7. Cena oferty winna obejmować wszelkie koszty jakie poniesie Wykonawca przy realizacji zamówienia (koszt transportu, ew. ubezpieczenia).
- 8. Zamawiający zastrzega sobie prawo do unieważnienia prowadzonego zapytania bez podania przyczyny przed terminem wyznaczonym na składanie ofert.
- 9. **Rozstrzygnięcie postępowania:** protokół z wyboru wykonawcy zamówienia zostanie zamieszczony na stronie internetowej.
- 10. **Osoba do kontaktu:** inż. Seroka Mariusz – tel. 85 746 90 31, mail: aparatura@pb.edu.pl

07-11-2017 *[Signature]*

.....  
Data i podpis Wnioskodawcy/  
kierownika jednostki realizującej zamówienie

**PROREKTOR**  
ds. **Zatwierdzam**

*[Signature]*  
.....  
dr hab. inż. Roman Kaczyński  
Data i podpis dysponenta środków  
(zgodnie z § 8 ust. 4 zarządzenia)

**POLITECHNIKA BIAŁOSTOCKA**  
15-351 Białystok, ul. Wiejska 45 A  
tel. 85 746-90-00  
Regon 000001672 NIP 542-020-67-9

**Kierownik zarządzający projektem**  
nr POIR.04.01.04-00-0025/16 pt. „Badania  
aplikacyjne w obszarze technologii nawigacji,  
sterowania, komunikacji i wymiany danych  
pomiędzy automatycznym statkiem pływającym  
i statkiem powietrznym”

*[Signature]*  
**dr Jolanta Koszelew**

**St. Specjalista ds. Funduszy**  
**Strukturalny UE**

*[Signature]*  
**mgr Agnieszka Stachurska**

*[Signature]*