

Postępowanie nr: WE-300.362/11/16

Białystok, dn. 13.12.2016

## Zapytanie ofertowe

Postępowanie nie podlega ustawie z dnia 29 stycznia 2004 r. Prawo zamówień publicznych  
– podstawa prawna: art. 4 pkt 8 ustawy.

Przedmiot zapytania (nazwa): **Usługa projektu, wykonania i montażu płytek drukowanych sterowników**

### 1. Zamawiający:

**Politechnika Białostocka**  
15-351 Białystok, ul. Wiejska 45 A  
REGON 000001672 NIP 542-020-87-21

### 2. Opis przedmiotu oraz zakres zamówienia:

Lp.	Nazwa (opis) przedmiotu zamówienia	Jednostka miary	Ilość
1	Projekt PCB, wykonanie, skompletowanie i montaż elementów na płytce PCB wg załączników nr 2a i 2b	szt	2
2	Projekt PCB, wykonanie, skompletowanie i montaż elementów na płytce PCB wg załączników nr 3a i 3b	szt	2

### 3. Warunki realizacji zamówienia:

**Termin realizacji zamówienia – 3 tygodnie od uzgodnienia szczegółów układu**  
**Termin płatności – 14 dni od otrzymania faktury**

### 4. Opis warunków udziału w postępowaniu:

Oferta musi być podpisana przez osobę upoważnioną do reprezentowania firmy, zgodnie z formą reprezentacji oferenta określoną w rejestrze handlowym lub innym dokumencie właściwym dla organizacji firmy oferenta.

### 5. Rodzaje i opis kryteriów, którymi Zamawiający będzie się kierował przy wyborze oferty:

**cena - waga 50 %**  
**doświadczenie w montażu i uruchamianiu układów FPGA z rodziny MAX10 – waga 25%**  
**doświadczenie w projektowaniu PCB dla sterowników diod laserowych – waga 25%**

### 6. Miejsce, sposób i termin składania ofert:

Dopuszcza się składanie wyłącznie ofert całościowych obu elementów zamówienia w formie pisemnej w zamkniętej kopercie (zapieczętowanej w sposób gwarantujący zachowanie poufności jej treści oraz zabezpieczającej jej nienaruszalność) na adres: Politechnika Białostocka, Wydział Elektryczny, Katedra Elektroenergetyki, Fotoniki i Techniki Światłowej, ul. Wiejska 45D, 15-351 Białystok z dopiskiem

**„Oferta dotyczy zapytania WE-300.362/11/16”**

Oferty należy przesłać w terminie do dnia **19.12.2016 do godz. 15.00**. Oferty, które wpłyną po wyznaczonym terminie do siedziby Politechniki Białostockiej nie będą rozpatrywane. Zamawiający zastrzega sobie prawo do unieważnienia prowadzonego zapytania bez podania przyczyny w każdym czasie, również po złożeniu i rozpatrzeniu ofert.

### 7. Oferta musi zawierać następujące dokumenty:

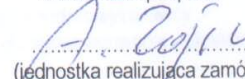
- Oferta cenowa - zał. nr 1
- Potwierdzenie doświadczenia w montażu i uruchamianiu układów FPGA z rodziny MAX10
- Potwierdzenie doświadczenia w projektowaniu PCB dla sterowników diod laserowych

### 8. Rozstrzygnięcie postępowania:

Postępowanie ofertowe zostanie rozstrzygnięte w ciągu trzech dni roboczych licząc od dnia otwarcia ofert. Protokół z wyboru najkorzystniejszej oferty zostanie ogłoszony na stronie internetowej [www.zpo.pb.edu.pl](http://www.zpo.pb.edu.pl)

### 9. Osoba do kontaktu: dr inż. Marian Gilewski, tel. 85 746 9352, m.gilewski@pb.edu.pl

Zatwierdził i podpisał:

  
(jednostka realizująca zamówienie)